# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

06-078292

(43)Date of publication of application: 18.03.1994

(51)Int.Cl. '

HO4N 7/137

HO3M 7/30

(21)Application number: 04-229716

(71)Applicant : HITACHI LTD

**FUJITSU LTD** 

(22)Date of filing:

28.08.1992

(72)Inventor: SUZUKI HIDEAKI

SAITO TADASHI

TAKIZAWA MASAAKI KIMURA JUNICHI

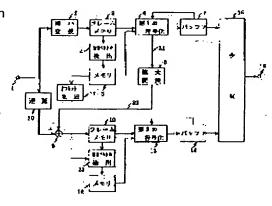
MATSUDA KIICHI KONOSHIMA MAKIKO HAMANO TAKASHI

MORIMATSU EIJI

# (54) HIERARCHICAL ANIMATION SIGNAL CODING SYSTEM

# (57)Abstract:

PURPOSE: To eliminate mis-detection of a motion vector in a high order layer and to reduce the arithmetic operation quantity to detect the motion vector by detecting the motion vector from the vicinity of a motion vector detected in a low order layer used for an offset when the motion vector of the host layer is detected. CONSTITUTION: An offset vector generating circuit 17 reads a motion vector in a picture with a low resolution detected by a coding section in a 1st layer from a motion vector memory 5, a coding section of a 2nd layer generates an offset vector used to detect the motion vector as an offset and outputted to a motion vector detection circuit 23 of the coding section of the 2nd layer. The motion vector detection circuit 23 detects a motion vector between a coded picture and a reference picture from several picture elements in the vicinity of the offset vector and writes the vector to a motion vector memory 12. Then a coded picture, a reference picture and a motion vector are inputted to a 2nd coding



circuit 13, in which high efficiency coding processing is implemented for the difference picture with high resolution.

# **LEGAL STATUS**

[Date of request for examination]

10.08.1999

[Date of sending the examiner's decision of rejection

[Kind of final disposal of application other than the examiner's decision of rejection or

application converted registration]

[Date of final disposal for application]

[Patent number]

3135692

[Date of registration]

01.12.2000

[Number of appeal against examiner's decision

of rejection]

[Date of requesting appeal against examiner's

decision of rejection]

[Date of extinction of right]

01.12.2003

### (19)日本国特許庁(JP)

# (12) 公開特許公報(A)

FΙ

(11)特許出願公開番号

# 特開平6-78292

(43)公開日 平成6年(1994)3月18日

(51)Int.Cl.<sup>5</sup>

識別記号

庁内整理番号

技術表示箇所

H 0 4 N 7/137

H 0 3 M 7/30

Z

8522-5 J

審査請求 未請求 請求項の数2(全 9 頁)

(21)出願番号

特願平4-229716

(22)出願日

平成 4年(1992) 8月28日

(71)出願人 000005108

株式会社日立製作所

東京都千代田区神田駿河台四丁目6番地

(71)出願人 000005223

富士通株式会社

神奈川県川崎市中原区上小田中1015番地

(72)発明者 鈴木 秀明

神奈川県横浜市戸塚区吉田町292番地株式

会社日立製作所映像メディア研究所内

(72)発明者 斉藤 規

神奈川県横浜市戸塚区吉田町292番地株式

会社日立製作所映像メディア研究所内

(74)代理人 弁理士 小川 勝男

最終頁に続く

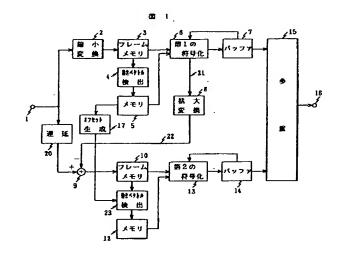
# (54)【発明の名称】 階層的動画像信号符号化方式

# (57)【要約】

【目的】階層的動画像信号符号化方式において、各層に おける動きベクトルの誤検出を低減し、検出演算量を削 減することが可能な符号化方式を提供することにある。

【構成】入力動画像信号の低解像度の画像に対して符号化する下位層と、下位層の局所復号画像と高解像度の画像との差分画像を符号化する上位層により構成され、上位層の動きベクトルを検出する際に、下位層で検出された動きベクトルをオフセットとして、その近傍画素から検出するように構成する。

【効果】上位層における動きベクトル検出範囲が大幅に減り、動きベクトルの誤検出が低減され、かつ検出の演算処理時間を削減することができる。



# 【特許請求の範囲】

【請求項1】動画像信号を、低解像度の画像に変換して 符号化を行う第1層目の符号化部と、該第1層目の符号 化部の局所的復号画像を変換して元の解像度に戻した画 像と高解像度の原画像との差分画像に対して符号化を行 う第2層目の符号化部から構成され、各層ごとに生成さ れた符号化データを多重して出力する階層的動画像信号 符号化方式において、該第1層目の符号化部で検出され た動きベクトルを、該第2層目の符号化部における動き ベクトルを検出する際のオフセットとするオフセットベ 10 クトル生成部を設け、該オフセットの近傍から該第2層 目の動きベクトルを検出することを特徴とする階層的動 画像信号符号化方式。

【請求項2】インタレースされた動画像信号の奇数(あ るいは偶数)フィールド信号を、低解像度の画像に変換 して符号化を行う第1層目の符号化部と、該第1層目の 符号化部の局所的復号画像を変換して元の解像度に戻し た画像と高解像度の奇数フィールド原画像との差分画像 に対して符号化を行う第2層目の符号化部と、偶数(あ るいは奇数)フィールド信号を高解像度で符号化を行う 第3層目の符号化部から構成され、各層ごとに生成され た符号化データを多重して出力する階層的動画像信号符 号化方式において、該第1層目の符号化部で検出された 動きベクトルを、該第2層目の符号化部における動きべ クトルを検出する際のオフセットとする第1のオフセッ トベクトル生成部と、該第3層目の符号化部における動 きベクトルを検出する際のオフセットとする第2のオフ セットベクトル生成部を設け、該各オフセットの近傍か ら該第2層目、および該第3層目の各動きベクトルを検 出することを特徴とする階層的動画像信号符号化方式。

#### 【発明の詳細な説明】

### $\{0001\}$

【産業上の利用分野】本発明は動画像信号の高能率符号 化方式において、特に解像度の異なる複数個の符号化デ ータを生成するのに適した階層的動画像信号符号化方式 に関するものである。

# [0002]

【従来の技術】動画像信号の符号化方式としては、CC ITTを中心にテレビ電話、テレビ会議用の符号化方式 の規格化が進められ、また、ISOが中心となりCD-ROM等のディジタル蓄積媒体用の符号化方式の規格化 が進められている。図2に、このような動画像信号符号 化方式のブロック図を示し、以下簡単に動作を説明す る。端子1から入力された動画像信号は、フレームメモ リ3に書き込まれ、動きベクトル検出回路4により、符 号化する画像(以下、符号化画像と称す。)と動き補償。 するために参照する画像(以下、参照画像と称す。)と の間の動きベクトルが検出され、動きベクトルメモリ5 に書き込まれる。そして、符号化画像と参照画像および 動きベクトルが符号化回路18に入力され、高能率符号 50

化処理が行われる。符号化処理は、例えばISOのMP EGや、他の方式等で符号化処理を行うが、その詳細な 説明は本発明の主旨には必ずしも必要としないので省略 する。符号化回路18の処理結果である符号化データは 一旦バッファ19に蓄積された後、出力端子16から蓄 **積媒体に記録されたり、通信路に伝送されたりする。符** 号化部18は、符号化データのデータレートを一定に保 つためにバッファ19の蓄積量に応じて発生情報量を制 御する。このような動画像信号符号化方式では、定めら れた解像度の符号化データが一つ生成される。しかし、 対象とするディジタル蓄積媒体や通信路等のデータレー トが複数の場合、すなわち解像度の異なる複数個の符号 化データを必要とした場合に、上記動画像信号符号化方 式で実現することは困難である。そこで、一つの動画像 信号符号化方式により、解像度の異なる複数個の符号化 データが生成可能な符号化方式が必要とされている。

【0003】図3に、解像度の異なる符号化データを生 成する動画像信号符号化方式のブロック図を示し、以下 簡単に動作を説明する。まず低解像度の画像に対して符 号化(第1層目の符号化)を行い、その後、高解像度の 画像に対して符号化(第2層目の符号化)を行う階層的 な動画像信号符号化方式である。

【0004】まず、端子1から入力された動画像信号は 縮小変換回路2に入力され、横方向および縦方向の画素 数がそれぞれ2分の1に削減された後、フレームメモリ 3に書き込まれる。そして、動きベクトル検出回路4に より符号化画像と参照画像の動きベクトルが検出され、 動きベクトルメモリ5に書き込まれる。符号化画像と参 照画像および動きベクトルが第1の符号化回路6に入力 されて、低解像度の画像に対して高能率符号化処理が行 われる。第1の符号化回路6で局所的に復号化された画 像信号21(以下、ローカルデコード画像信号と称 す。)は、拡大変換回路8により横方向および縦方向の 画素数がそれぞれ2倍され、元の動画像信号と同じ画素 数に戻され、第2層目の符号化部へ出力される。この部 分が第1層目の符号化部である。

【0005】次に、第2層目の符号化部について説明す る。入力端子1から入力された動画像信号は、遅延回路 20により第1層目の符号化処理時間分遅延された後、 加算回路9により、拡大された第1層目の符号化部のロ ーカルデコード画像信号22との差分が算出される。そ して、算出された差分画像信号は、フレームメモリ10 に書き込まれた後、動きベクトル検出回路11により符 号化画像と参照画像の間の動きベクトルが検出され、動 きベクトルメモリ12に書き込まれる。符号化画像と参 照画像および動きベクトルが第2の符号化回路13に入 力されて、高解像度の差分画像に対して高能率符号化処 理が行われる。

【0006】第1の符号化回路6、第2の符号化回路1 3の処理結果である符号化データは、一旦バッファ7、

2

30

14にそれぞれ蓄積された後、多重回路15により、第1層目の符号化データと第2層目の符号化データとが多重されて、出力端子16から蓄積媒体に記録されたり、通信路に伝送されたりする。第1、第2の符号化回路6、13は、各層のデータレートを一定に保つためにバッファ7、14の蓄積量に応じて発生情報量を制御する。

【0007】このような動画像信号符号化方式により出力された符号化データから、低解像度の画像を復元するには、第1層目の符号化部から出力された符号化データ 10のみを用いて復号化することにより実現でき、また高解像度の画像を復元するには、第1、第2の符号化部から出力された符号化データ、すなわち多重化された符号化データを復号化することにより実現できる。

### [0008]

【発明が解決しようとする課題】上記した従来技術は、一つの動画像信号符号化方式により、解像度の異なる符号化データを得ることができる優れた方式である。第2層目の符号化部では、入力された動画像信号と第1層目のローカルデコード画像信号22との差分画像信号を符号化するため、この差分画像信号から動きベクトルを検出することになる。一般に動きベクトルは、符号化画像と参照画像との絶対値誤差和の大小などから検出される。そのため、差分画像信号のように信号レベルの振幅、レベル値が元の動画像信号に比べて非常に小さい場合には、絶対値誤差和の変化が小さくなり動きベクトルを誤検出してしまう。それにより、動き補償の性能が低下し画質の劣化を引き起こしてしまう。また、各層毎に動きベクトルを検出しているため、演算量が多く処理時間が長くなってしまう。

【0009】本発明の目的は、階層的な動画像信号符号化方式において、上位層における動きベクトルの誤検出を無くし、かつ、動きベクトルを検出するための演算量を大幅に減らすことが可能な階層的動画像信号符号化方式を提供することにある。

#### [0010]

【課題を解決するための手段】本発明では、各層における動きベクトルの誤検出の低減と検出演算時間を削減するために、上位層の動きベクトルを検出する際に、下位層で検出された動きベクトルをオフセットとして、その 40 近傍から検出するようにしたものである。

#### [0011]

【作用】本発明では、原画像に対し、低解像度の画像に動き補償を用いた符号化(下位層)を行い、そのローカルデコード画像を利用して、より高解像度の画像に動き補償を用いた符号化(上位層)を行っていくため、各層ごとに符号化データが出力され、解像度の異なる複数個の符号化データを生成することができる。また、下位層すなわち低解像度の画像から検出した動きベクトルをオフセットとして、その近傍の画素から上位層すなわち高 50

解像度の画像における動きベクトルを検出することで、 直接高解像度の符号化画像から動きベクトルを検出する よりも、動きベクトルの誤検出を減らすことができ、か つ動きベクトルの探索範囲を小さくできるので検出演算 量を削減することができる。

#### [0012]

【実施例】図1に本発明による第1の実施例を示し、以下図面に従って説明する。図中、図3と同一部分には同じ番号を付し重複説明を省く。本発明では特に、第2層目の符号化部における動きベクトルを検出する際に、第1層目の符号化部の動きベクトルメモリ5に書き込まれている動きベクトルをオフセットとするために、オフセットベクトル生成回路17を設けたことが、従来の階層的動画像信号符号化方式と異なる点である。

【0013】第1層目の符号化部は、図3の従来例と同 じ動作をするので説明は省略する。入力端子1から入力 された動画像信号は、遅延回路20により第1層目の符 号化処理時間分遅延された後、加算回路9により、第1 層目の符号化部のローカルデコード画像信号22との差 分が算出され、差分画像信号としてフレームメモリ10 に書き込まれる。そして、オフセットベクトル生成回路 17により、第1層目の符号化部で検出された低解像度 の画像における動きベクトルを動きベクトルメモリ5か ら読み出し、第2層目の符号化部で動きベクトルを検出 する際のオフセットとするオフセットベクトルが生成さ れ、第2層目の符号化部の動きベクトル検出回路23へ 出力される。動きベクトル検出回路23では、符号化画 像と参照画像との間の動きベクトルを、オフセットベク トルの近傍数画素、例えば生2画素の範囲から検出し、 動きベクトルメモリ12に書き込む。符号化画像と参照 画像および動きベクトルが第2の符号化回路13に入力 されて、高解像度の差分画像に対して高能率符号化処理 が行われる。オフセットベクトル生成回路17は、第1 層目と、第2層目の符号化部における画像サイズの比率 や、符号化位置に応じて、オフセットベクトルを生成す る。

【0014】本発明に係るオフセットベクトル生成回路 17の動作について説明する。第1層目の画像サイズが (x m/x N) 画素× (y m/y N) ライン、第2層目の画像サイズが x m画素× y mラインに対して、第1層目の符号化処理ブロックで検出された動きベクトルの各成分が水平方向m v x、垂直方向m v y の時、第1層目の符号化処理ブロックと同一空間位置にある第2層目の符号化処理ブロックのオフセットベクトルの各成分は、水平方向がm v x × x N、水平方向がm v y × y Nとなる。図4に本第1の実施例におけるオフセットベクトル生成する際の符号化処理ブロックの位置関係を示す。本第1の実施例では第1層目の画像サイズが第2層目に対して、水平、垂直方向共それぞれ2分の1であるので、x N=2、y N=2となり、ブロックMB0で検出され

た動きベクトルの各成分が水平方向 $m \times x \times 0$ 、垂直方向  $m \times y \times 0$ の時、第1層目のブロックMB0と同一空間位 置にある第2層目のブロックMB1、MB2、MB3、MB4のオフセットベクトルの各成分は、水平方向が $m \times x \times 0 \times 2$ 、水平方向が $m \times y \times 0 \times 2$ となる。

【0015】ここで、本発明における符号化処理手順の例を図5に示す。上側に示すのが第1層目の符号化処理であり、下側に示すのが第2層目の符号化処理である。第1、2層目共、1番目のフレームは「フレームと呼ばれ、そのフレーム内のデータだけを用いて符号化される。その他のフレームはPフレームと呼ばれ、直前のフレームからの動き補償予測を用いて符号化される。このような符号化処理において本発明では、第1層目で検出された動きベクトルを第2層目の動きベクトルを検出する際のオフセットベクトルとして用いる。例えば、第1層目のフレーム「1、P2間の動きベクトルMV1を、前記した各層の画像サイズの比率から第2層目のフレーム「1、P2間の動きベクトルを検出する際のオフセットベクトルとして用いる。

【0016】図6に本第1の実施例で圧縮された符号化 データを伸長する階層的動画像信号復号化方式のブロッ ク図を示し、以下図面に従って説明する。圧縮された符 号化データは、入力端子50から入力され、逆多重回路 51により第1層目の低解像度の符号化データと、第2 層目の符号化データとに分離され、それぞれバッファメ モリ52、54へ入力される。まず、第1層目の符号化 データは、第1の復号化回路53により、低解像度の画 像信号が復元され、拡大変換回路54により、元の画像 信号の解像度に戻される。第2層目の符号化データは、 第2の復号化回路55により、元の差分画像信号に復元 30 され、加算回路56で伸長拡大された第1層目の復号化 画像信号と加算され、全体の復号画像信号となり出力端 子58から出力される。また、出力端子58から出力さ れる復号画像信号のほかに、第1の復号化回路53の復 号画像信号を出力することで、高解像度の画像と、水平 垂直2分の1の画像の2種類が得られる。

【0017】以上述べたように、本実施例によれば、第 1層目において検出された動きベクトルを第2層目の動 きベクトルを検出する際のオフセットベクトルとし、そ の近傍画素に対して動きベクトルを検出することで、第 2層目における動きベクトルの誤検出が低減でき、また 検出範囲が大幅に小さくできるので、動きベクトル検出 の演算処理時間を大幅に削減することができる。

【0018】図7に本発明による第2の実施例を示し、 以下図面に従って説明する。この実施例は、インタレー スされた画像信号に本発明を適用させた場合の例であ る。端子1から入力された動画像信号は、分配回路49 によりインタレースされた画像信号の奇数フィールド信 号と偶数フィールド信号にわけられる。奇数フィールド 信号に対しては、基本的には第1の実施例で説明した250 層構造の階層的な符号化を行う。異なるのは、縮小変換回路2において水平方向の画素数のみが2分の1に削減されることと、拡大変換回路8において水平方向の画素数のみが2倍されることである。加算回路36では、第1層目の符号化部のローカルデコード画像信号22と、第2の符号化回路13のローカルデコード画像信号24とが加算され、奇数フィールド信号のローカルデコード画像信号としてフレームメモリ37に書き込まれる。

. 6

【0019】分配回路49から出力された偶数フィール ド信号は、遅延回路38により所定の符号化処理時間分 遅延された後、フレームメモリ39に書き込まれる。そ して、オフセットベクトル生成回路40により、第1層 目の符号化部で検出された低解像度の画像における動き ベクトルを動きベクトルメモリ5から読み出し、第3層 目の符号化部で動きベクトルを検出する際のオフセット ベクトルが生成され、第3層目の符号化部の動きベクト ル検出回路41へ出力される。動きベクトル検出回路4 1では、符号化画像と参照画像(奇数、偶数フィールド 両方) との動きベクトルを、オフセットベクトルの近傍 数画素、例えば生2画素の範囲から検出し、動きベクト ルメモリ42に書き込む。符号化画像(偶数フィール ド)、偶数、奇数フィールドの参照画像、および動きべ クトルが第3の符号化回路43に入力されて、偶数フィ ールド信号に対して高能率符号化処理が行われる。オフ セットベクトル生成回路40は、第1層目と、第3層目 の符号化部における画像サイズの比率、符号化画像と参 照画像のフレーム距離と符号化位置に応じて、オフセッ トベクトルを生成する。

【0020】第1の符号化回路6、第2の符号化回路13、第3の符号化回路43のそれぞれの処理結果である符号化データは、一旦バッファ7、14、46にそれぞれ蓄積された後、多重回路47により、第1層目の符号化データと第2層目の符号化データと第3層目の符号化データが多重されて、出力端子16から蓄積媒体に記録されたり、通信路に伝送されたりする。第1、第2、第3の符号化回路6、13、43は、それぞれの符号化データのデータレートを一定に保つためにバッファ7、14、46の蓄積量に応じて発生情報量を制御する。

【0021】本実施例のオフセットベクトル生成回路17、40の動作を図8を用いて説明する。図8は本第2の実施例における符号化処理順序の一例を示す。同図で上側に示すのが奇数フィールドであり、下側に示すのが偶数フィールドである。1番目の奇数フィールドは1フィールド(1ピクチャとも称する)と呼ばれ、そのフィールド内のデータだけを用いて符号化される。それ以降の奇数フィールドはPフィールド(Pピクチャとも称する)と呼ばれ、直前の奇数フィールドからの動き補償予測を用いて符号化される。偶数フィールドは、全てBフィールド(Bピクチャとも称する)と呼ばれ、既に符号化された直前直後の奇数フィールド、および直前の偶数

フィールドからの動き補償予測を用いて符号化される。このような符号化処理順序において、オフセットベクトル生成回路17は、第1、第2層目の符号化処理順序が同一であるので、基本的に第1の実施例と同じ動作をする。しかし、符号化画像サイズが異なるので、水平方向のみ2倍、すなわちxN=2,yN=1とし、同一空間位置にある符号化ブロックは水平方向に2個あるということに注意する。

【0022】次に、第3層目のオフセットベクトル生成 回路40の動作について説明する。第3層目の動きベク トルを検出する際のオフセットベクトルは、同一空間位 置にある第1層目で検出された動きベクトルMVに対 し、画像サイズの比率、およびフィールド距離の比率を 乗じることにより求める。

【0023】例えば、図8に示すような符号化順序の 時、本実施例におけるオフセットベクトルは以下のよう に求められる。 I1とB2フィールド間の動きベクトル MV1'を検出する際のオフセットベクトルは、11と P3のフィールドで同一空間位置にある動きベクトルM V1を、まず符号化画像サイズの比率から水平方向成分 20 を2倍し、その後フィールド距離の比率、すなわち [1] とB2のフィールド距離は1、I1とP3のフィールド 距離は2であるから、水平、垂直両方向成分とも2分の 1した値とする。P3とB2フィールド間の動きベクト ルMV2'を検出する際のオフセットベクトルは、I1 とP3のフィールドで同一空間位置にある動きベクトル MV1を、まず符号化画像サイズの比率から水平方向成 分を2倍し、その後フィールド距離の比率、すなわちP 3とB2のフィールド距離は-1、11とP3のフィー ルド距離は2であるから、水平、垂直両方向成分とも-30 2分の1した値とする。B2とB4フィールド間の動き ベクトルMV3′を検出する際のオフセットベクトル は、I1とP3のフィールドで同一空間位置にある動き ベクトルMV1を、まず符号化画像サイズの比率から水 平方向成分を2倍した値をオフセットベクトルとする (B2とB4のフィールド距離と、I1とP3のフィー ルド距離が等しいため、フィールド距離の比率は1)。 その他の動きベクトルも上述したような手順により、オ フセットベクトルが生成される。

【0024】図9に第2の実施例で圧縮された符号化デ 40 ータを伸長する階層的動画像信号復号化方式のブロック図を示し、以下図面に従って説明する。圧縮された符号化データは、入力端子50から入力され、逆多重回路59により第1層目の符号化データ、第2層目の符号化データ、および第3層目の符号化データに分離され、それぞれバッファメモリ52、54、67へ入力される。第1層目の符号化データは、第1の復号化回路53により、低解像度の奇数フィールド信号が復元され、拡大変換回路54で、元の奇数フィールド信号の解像度に戻される。第2層目の符号化データは、第2の復号化回路550

5により、元の差分画像信号に復元され、加算回路56で伸長拡大された第1層目の復号化画像信号と加算され、奇数フィールドの復号画像信号となりフィールドメモリ66へ書き込まれる。第3層目の符号化データと、既に復号化された奇数フィールドが第3の復号化回路68に入力され、偶数フィールドが復元される。それぞれ復元された奇数フィールド信号と偶数フィールドは、合成回路69によりインタレースされ復号画像信号として出力端子58から出力される。また、出力端子58から出力される。また、出力端子58から出力される。また、出力端子58から出力される。また、出力端子58から出力される復号画像信号のほかに、第1の復号化回路53の復号画像信号と、フィールドメモリ66に書き込ま

れている奇数フィールドの復号画像信号を出力すること

で、高解像度の画像と、水平垂直2分の1の画像と、垂

直2分の1の画像の3種類が得られる。

【0025】また、図10に示すような符号化処理順序においても本実施例を適用することができる。同図で上側に示すのが奇数フィールドであり、下側に示すのが偶数フィールドである。奇数フィールドの処理のみが図8と異なる。1番目の奇数フィールドは1フィールド(Iピクチャとも称する)と呼ばれ、そのフィールド内のデータだけを用いて符号化される。7番目と13番目のフィールドはPフィールド(Pピクチャとも称する)と呼ばれ、前向きの動き補償予測を用いて符号化される。1またはPに挟まれたフィールドは、Bフィールド(Bビクチャとも称する)と呼ばれ、前向きの動き補償予測と後向きの動き補償予測とその両方の補間を用いて符号化される。

【0026】以上述べたように、本実施例によれば、第 1層目において検出された動きベクトルを第2層目、第 3層目の動きベクトルを検出する際のオフセットベクトルとし、その近傍画素、例えば±2画素の範囲に対して動きベクトルを検出することで、検出範囲が大幅に削減され第2層目における動きベクトルの誤検出が低減でき、また第2層目、第3層目における動きベクトル検出の演算処理時間を大幅に削減することができる。

#### $\{0.027\}$

【発明の効果】上記のように本発明に係る階層的動画像信号符号化方式によれば、解像度の異なる複数個の符号化データを作成できる。また、下位層で検出された動きベクトルを、上位層の動きベクトル検出時のオフセットとし、その近傍数画素から動きベクトルを検出することで、検出範囲が大幅に低減され、動きベクトルの誤検出を低減でき、かつ動きベクトル検出の演算処理時間を削減することができる。

### 【図面の簡単な説明】

【図1】本発明の第1の実施例における階層的動画像信号符号化方式のブロック図である。

【図2】従来例による動画像信号符号化方式のブロック 図である。

【図3】 従来例による階層的動画像信号符号化方式のブ

ロック図である。

【図4】本発明の第1の実施例における階層的動画像信 号符号化方式に係るオフセットベクトル生成回路の動作 を説明するための図である。

【図5】本発明の第1の実施例における階層的動画像信号符号化方式の符号化処理順序の一例を説明するための図である。

【図6】本発明の第1の実施例における階層的動画像信号復号化方式のブロック図である。

【図7】本発明の第2の実施例における階層的動画像信号符号化方式のブロック図である。

【図8】本発明の第2の実施例における階層的動画像信号符号化方式の符号化処理順序の一例と、第2の実施例に係るオフセットベクトル生成回路の動作を説明するための図である。

【図9】本発明の第2の実施例における階層的動画像信\*

\* 号復号化方式のブロック図である。

【図10】本発明の第2の実施例における階層的動画像信号符号化方式の符号化処理順序のその他の例を説明するための図である。

#### 【符号の説明】

2…縮小変換回路、

3、10、37、39…フレームメモリ、

4、23、41…動きベクトル検出回路、

5、12、42…動きベクトルメモリ、

) 6、13、43…符号化回路、

7、14、46…バッファ、

8…拡大変換回路、

15、47…多重化回路、

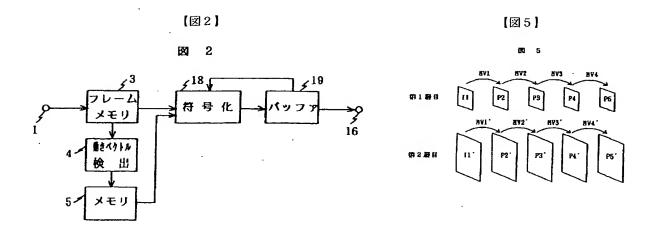
17、40…オフセットベクトル生成回路、

20、38…遅延回路、

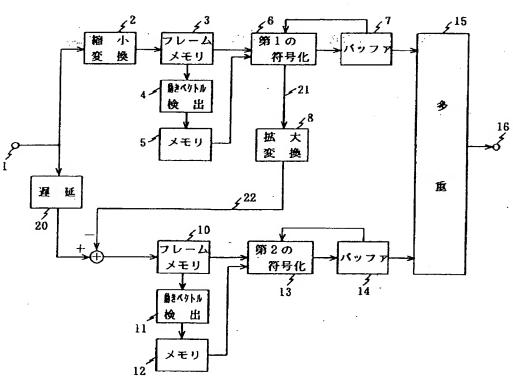
49…分配回路。

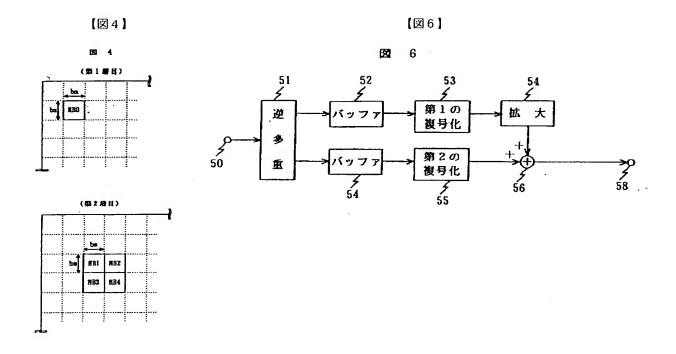
【図1】

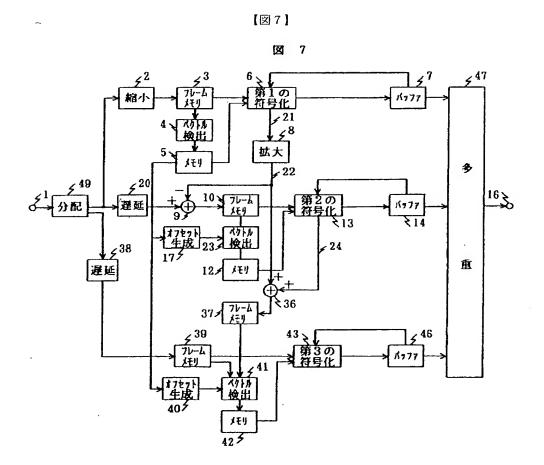
X 1 第1の 符号化 食きベクトル -21 多 出 メモリ 変 オフセット 重 遅 妊 ₹22 20 第2の 符号化 13 蘇きベクトル 出

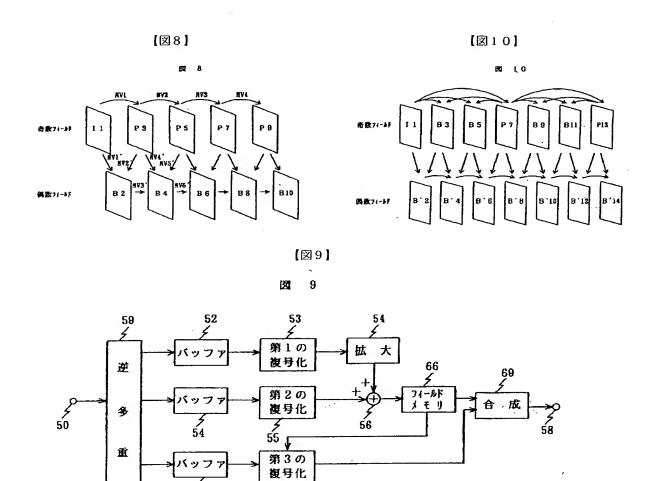


[図3] 3









# フロントページの続き

(72)発明者 滝沢 正明

神奈川県横浜市戸塚区戸塚町216番地株式 会社日立製作所情報通信事業部内

(72)発明者 木村 淳一

東京都国分寺市東恋ケ窪一丁.目280番地株式会社日立製作所中央研究所内

(72)発明者 松田 喜一

神奈川県川崎市中原区上小田中1015番地富 士通株式会社内 (72) 発明者 此島 真喜子

神奈川県川崎市中原区上小田中1015番地富

士通株式会社内

(72)発明者 浜野 崇

神奈川県川崎市中原区上小田中1015番地富

士通株式会社内

(72)発明者 森松 映史

神奈川県川崎市中原区上小田中1015番地富

士通株式会社内

· .					
	4				
				ļ.	
					<u> P</u> a
					÷
			,		
			i de		
			·		
		*	4. *	**	
•					
		y ·	•	U)	
		•			÷

【公報種別】特許法第17条の2の規定による補正の掲載 【部門区分】第7部門第3区分

【発行日】平成12年11月30日(2000.11.30)

【公開番号】特開平6-78292

【公開日】平成6年3月18日(1994.3.18)

【年通号数】公開特許公報6-783

【出願番号】特願平4-229716

【国際特許分類第7版】

H04N 7/137

HO3M 7/30

[FI]

HO3M 7/30

#### 【手続補正書】

【提出日】平成11年8月10日(1999.8.10)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】発明の名称

【補正方法】変更

【補正内容】

【発明の名称】階層的動画像信号符号化<u>装置及び方法</u> 【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正内容】

【特許請求の範囲】

【請求項1】動画像信号を低解像度の画像に変換し、変換した低解像度の画像を動き補償予測を用いて符号化する第1層目の符号化手段と、該第1層目の符号化手段における局所復号画像を変換して元の解像度に戻した画像を利用し、動画像信号の高解像度の原画像を動き補償予測を用いて符号化する第2層目の符号化手段とを備える階層的動画像信号符号化装置であって、前記第1層目の符号化手段で検出された動きベクトルから、前記第2層目の符号化手段において動きベクトルを検出する際のオフセットベクトルを生成するオフセットベクトル生成手段を有し、前記第2層目の符号化手段では、該オフセットベクトルの近傍から動きベクトルを検出して動き補償予測を行うことを特徴とする階層的動画像信号符号化装置

【請求項2】インタレース<u>走査</u>された動画像信号の奇数 (<u>または</u>偶数)フィールド信号の画像を<u>動き補償予測を</u> <u>用いて符号化する第一</u>の符号化<u>手段</u>と、該<u>第一</u>の符号化 <u>手段における</u>局所<u>復</u>号画像<u>を利用し</u>、偶数(<u>または</u>奇数)フィールド信号<u>の画像を動き補償予測を用いて</u>符号 化<u>する第二の</u>符号化<u>手段とを備える</u>階層的動画像信号符 号化装置であって、前記第一の符号化手段で検出された 動きベクトル<u>から、前記第二</u>の符号化<u>手段において</u>動きベクトルを検出する際のオフセット<u>ベクトルを生成</u>する <u>オ</u>フセットベクトル生成<u>手段を有し、前記第二の符号化</u> <u>手段では、該オフセットベクトルの近傍から</u>動きベクトルを検出<u>して動き補償予測を行う</u>ことを特徴とする階層的動画像信号符号化装置。

【請求項3】動画像信号を低解像度の画像に変換し、変換した低解像度の画像に対して動き補償予測を用いた第 1 層目の符号化を行い、該第 1 層目の符号化における局所復号画像を変換して元の解像度に戻した画像を利用し、動画像信号の高解像度の原画像に対して動き補償予測を用いた第 2 層目の符号化を行う階層的動画像信号符号化方法であって、前記第 1 層目の符号化で検出された動きベクトルから、前記第 2 層目の符号化において動きベクトルを検出する際のオフセットベクトルを生成し、前記第 2 層目の符号化では、該オフセットベクトルの近傍から動きベクトルを検出して動き補償予測を行うことを特徴とする階層的動画像信号符号化方法。

【請求項4】インタレース走査された動画像信号の奇数(または偶数)フィールド信号の画像に対して動き補償予測を用いた第一の符号化を行い、該第一の符号化における局所復号画像を利用し、偶数(または奇数)フィールド信号の画像に対して動き補償予測を用いた第二の符号化を行う階層的動画像信号符号化方法であって、前記第一の符号化において動きベクトルから、前記第二の符号化において動きベクトルを検出する際のオフセットベクトルを生成し、前記第二の符号化では、該オフセットベクトルの近傍から動きベクトルを検出して動き補償予測を行うことを特徴とする階層的動画像信号符号化方法。

【手続補正3】

【補正対象書類名】明細書

【補正対象項目名】0001

【補正方法】変更

【補正内容】

#### [0001]

【産業上の利用分野】本発明は動画像信号の高能率符号 化装置及び方法において、特に解像度の異なる複数個の 符号化データを生成するのに適した階層的動画像信号符 号化装置及び方法に関するものである。

【手続補正4】

【補正対象書類名】明細書

【補正対象項目名】0002

【補正方法】変更

【補正内容】

[0002]

【従来の技術】動画像信号の符号化方式としては、CC ITTを中心にテレビ電話、テレビ会議用の符号化方式 の規格化が進められ、また、ISOが中心となりCD-ROM等のディジタル蓄積媒体用の符号化方式の規格化 が進められている。図2に、このような符号化方式によ る動画像信号符号化<u>装置</u>のブロック図を示し、以下簡単 に動作を説明する。端子1から入力された動画像信号 は、フレームメモリ3に書き込まれ、動きベクトル検出 回路4により、符号化する画像(以下、符号化画像と称 す。)と動き補償するために参照する画像(以下、参照 画像と称す。)との間の動きベクトルが検出され、動き ベクトルメモリ5に書き込まれる。そして、符号化画像 と参照画像および動きベクトルが符号化回路18に入力 され、高能率符号化処理が行われる。符号化処理は、例 えばISOのMPEGや、他の方式等で符号化処理を行 うが、その詳細な説明は本発明の主旨には必ずしも必要 としないので省略する。符号化回路18の処理結果であ る符号化データは一旦バッファ19に蓄積された後、出 力端子16から蓄積媒体に記録されたり、通信路に伝送 されたりする。符号化部18は、符号化データのデータ レートを一定に保つためにバッファ19の蓄積量に応じ て発生情報量を制御する。このような動画像信号符号化 . 方式では、定められた解像度の符号化データが一つ生成 される。しかし、対象とするディジタル蓄積媒体や通信 路等に対して、解像度の異なる複数個の符号化データを 同時に送り出す必要がある場合に、上記動画像信号符号 化方式で実現することは困難である。そこで、一つの動 画像信号符号化方式により、解像度の異なる複数個の符 号化データが生成可能な符号化方式が必要とされてい る。

【手続補正5】

【補正対象書類名】明細書

【補正対象項目名】0003

【補正方法】変更

【補正内容】

【0003】図3に、解像度の異なる<u>複数個の符</u>号化データを生成する<u>符号化方式による動</u>画像信号符号化<u>装置</u>のブロック図を示し、以下簡単に動作を説明する。まず低解像度の画像に対して符号化(第1層目の符号化)を

行い、その後、高解像度の画像に対して符号化(第2層目の符号化)を行う階層的な動画像信号符号化装置である。

【手続補正6】

【補正対象書類名】明細書

【補正対象項目名】0007

【補正方法】変更

【補正内容】

【0007】このような動画像信号符号化<u>装置</u>により出力された符号化データから、低解像度の画像を復元するには、第1層目の符号化部から出力された符号化データのみを用いて復号化することにより実現でき、また高解像度の画像を復元するには、第1、第2の符号化部から出力された符号化データ、すなわち多重化された符号化データを復号化することにより実現できる。

【手続補正7】

【補正対象書類名】明細書

【補正対象項目名】0008

【補正方法】変更

【補正内容】

[0008]

【発明が解決しようとする課題】上記した従来技術は、一つの動画像信号符号化方式により、解像度の異なる複数個の符号化データを得ることができる優れた符号化方式である。第2層目の符号化部では、入力された動画像信号と第1層目のローカルデコード画像信号22との差分画像信号を符号化するため、この差分画像信号から動きベクトルを検出することになる。一般に動きベクトルは、符号化画像と参照画像との絶対値誤差和の大小などから検出される。そのため、差分画像信号に比べて非常に小さい場合には、絶対値誤差和の変化が小さくなり動きベクトルを誤検出してしまう。それにより、動き補償の性能が低下し画質の劣化を引き起こしてしまう。また、各層毎に動きベクトルを検出しているため、演算量が多く処理時間が長くなってしまう。

【手続補正8】

【補正対象書類名】明細書

【補正対象項目名】 0009

【補正方法】変更

【補正内容】

【0009】本発明の目的は、階層的な動画像信号符号 化装置及び方法において、上位層における動きベクトル の誤検出を<u>減ら</u>し、かつ、動きベクトルを検出するため の演算量を大幅に減らすことが可能な階層的動画像信号 符号化装置及び方法を提供することにある。

【手続補正9】

【補正対象書類名】明細書

【補正対象項目名】 0010

【補正方法】変更

#### 【補正内容】

[0010]

【課題を解決するための手段】本発明では、各層における動きベクトルの誤検出の低減と検出演算時間を削減するために、上位層の動きベクトルを検出する際に、下位層で検出された動きベクトルからオフセットベクトルを生成して、その近傍から検出するようにしたものである。

【手続補正10】

【補正対象書類名】明細書

【補正対象項目名】0011

【補正方法】変更

【補正内容】

[0011]

【作用】本発明では、原画像に対し、低解像度の画像に動き補償を用いた符号化(下位層)を行い、そのローカルデコード画像を利用して、より高解像度の画像に動き補償を用いた符号化(上位層)を行っていくため、各層ごとに符号化データが出力され、解像度の異なる複数個の符号化データを生成することができる。また、下位層すなわち低解像度の画像から検出した動きベクトルからオフセットベクトルを生成して、その近傍の画素から上位層すなわち高解像度の画像における動きベクトルを検出することで、直接高解像度の符号化画像から動きベクトルを検出するよりも、動きベクトルの誤索範囲を小さくできるので検出演算量を削減することができる。

【手続補正11】

【補正対象書類名】明細書

【補正対象項目名】0012

【補正方法】変更

【補正内容】

[0012]

【実施例】図1に本発明による第1の実施例を示し、以下図面に従って説明する。図中、図3と同一部分には同じ番号を付し重複説明を省く。本発明では特に、第2層目の符号化部における動きベクトルを検出する際に、第1層目の符号化部の動きベクトルメモリ5に書き込まれている動きベクトルからオフセットベクトルを生成するために、オフセットベクトル生成回路17を設けたことが、従来の階層的動画像信号符号化方式と異なる点である。

【手続補正12】

【補正対象書類名】明細書

【補正対象項目名】0014

【補正方法】変更

【補正内容】

【0014】本発明に係るオフセットベクトル生成回路 170動作について説明する。第1層目の画像サイズが (xm/xN)画素×(ym/yN)ライン、第2層目

の画像サイズが x m画素×y mラインに対して、第1層 目の符号化処理ブロックで検出された動きベクトルの各 成分が水平方向mvx、垂直方向mvyの時、第1層目 の符号化処理ブロックと同一空間位置にある第2層目の 符号化処理ブロックのオフセットベクトルの各成分は、 水平方向がmvx×xN、垂直方向がmvy×yNとな る。図4に本第1の実施例におけるオフセットベクトル 生成の際の符号化処理ブロックの位置関係を示す。本第 1の実施例では第1層目の画像サイズが第2層目に対し て、水平、垂直方向共それぞれ2分の1であるので、x N=2, yN=2となり、ブロックMBOで検出された 動きベクトルの各成分が水平方向m v x 0、垂直方向m vy0の時、第1層目のブロックMB0と同一空間位置 にある第2層目のブロックMB1、MB2、MB3、M B4のオフセットベクトルの各成分は、水平方向がmv x 0×2、水平方向がm v y 0×2となる。

【手続補正13】

【補正対象書類名】明細書

【補正対象項目名】0015

【補正方法】変更

【補正内容】

【0015】ここで、本発明における符号化処理<u>順序</u>の例を図5に示す。上側に示すのが第1層目の符号化処理であり、下側に示すのが第2層目の符号化処理である。第1、2層目共、1番目のフレームはIフレームと呼ばれ、そのフレーム内のデータだけを用いて符号化される。その他のフレームはPフレームと呼ばれ、直前のフレームからの動き補償予測を用いて符号化される。このような符号化処理において本発明では、第1層目で検出された動きベクトルを第2層目の動きベクトルを検出する際のオフセットベクトルとして用いる。例えば、第1層目のフレームI1、P2間の動きベクトルMV1を、前記した各層の画像サイズの比率から第2層目のフレームI1、P2間の動きベクトルとして用いる。

【手続補正14】

【補正対象書類名】明細書

【補正対象項目名】 0016

【補正方法】変更

【補正内容】

【0016】図6に本第1の実施例で圧縮された符号化データを伸長する階層的動画像信号復号化装置のブロック図を示し、以下図面に従って説明する。圧縮された符号化データは、入力端子50から入力され、逆多重回路51により第1層目の低解像度の符号化データと、第2層目の符号化データとに分離され、それぞれバッファメモリ52、54へ入力される。まず、第1層目の符号化データは、第1の復号化回路53により、低解像度の画像信号が復元され、拡大変換回路54により、元の画像信号の解像度に戻される。第2層目の符号化データは、

第2の復号化回路55により、元の差分画像信号に復元され、加算回路56で伸長拡大された第1層目の復号化画像信号と加算され、全体の復号画像信号となり出力端子58から出力される。また、出力端子58から出力される復号画像信号のほかに、第1の復号化回路53の復号画像信号を出力することで、高解像度の画像と、水平垂直2分の1の低解像度の画像の2種類が得られる。なお、従来技術による動画像信号符号化装置で圧縮された符号化データの伸長も同様に行える。

【手続補正15】

【補正対象書類名】明細書

【補正対象項目名】0017

【補正方法】変更

【補正内容】

【0017】以上述べたように、本実施例によれば、第1層目において検出された動きベクトル<u>から</u>第2層目の動きベクトルを検出する際のオフセットベクトル<u>を生成</u>し、その近傍画素に対して動きベクトルを検出することで、第2層目における動きベクトルの誤検出が低減でき、また検出範囲が大幅に小さくできるので、動きベクトル検出の演算処理時間を大幅に削減することができる。

【手続補正16】

【補正対象書類名】明細書

【補正対象項目名】0018

【補正方法】変更

【補正内容】

【0018】図7に本発明による第2の実施例を示し、 以下図面に従って説明する。この実施例は、インタレー ス走査された画像信号に本発明を適用させた場合の例で ある。端子1から入力された動画像信号は、分配回路4 9によりインタレース走査された画像信号の奇数フィー ルド信号と偶数フィールド信号にわけられる。奇数フィ ールド信号に対しては、基本的には第1の実施例で説明 した2層構造の階層的な符号化を行う。異なるのは、縮 小変換回路2において水平方向の画素数のみが2分の1 に削減されることと、拡大変換回路8において水平方向 の画素数のみが2倍されることである。加算回路36で は、第1層目の符号化部のローカルデコード画像信号2 2と、第2の符号化回路13のローカルデコード画像信 号24とが加算され、奇数フィールド信号のローカルデ コード画像信号としてフレームメモリ37に書き込まれ る。

【手続補正17】

【補正対象書類名】明細書

【補正対象項目名】0021

【補正方法】変更

【補正内容】

【0021】本実施例のオフセットベクトル生成回路17、40の動作を図8を用いて説明する。図8は本第2

の実施例における符号化処理順序の一例を示す。同図で 上側に示すのが奇数フィールドであり、下側に示すのが 偶数フィールドである。1番目の奇数フィールドは1フ ィールド(1ピクチャとも称する)と呼ばれ、そのフィ ールド内のデータだけを用いて符号化される。それ以降 の奇数フィールドはPフィールド(Pピクチャとも称す る) と呼ばれ、直前の奇数フィールドからの動き補償予 測を用いて符号化される。偶数フィールドは、全てBフ ィールド(Bピクチャとも称する)と呼ばれ、既に符号 化された直前直後の奇数フィールド、および直前の偶数 フィールドからの動き補償予測を用いて符号化される。 このような符号化処理順序において、オフセットベクト ル生成回路17は、第1、第2層目の符号化処理順序が 同一であるので、基本的に第1の実施例と同じ動作をす る。しかし、符号化画像サイズが異なるので、水平方向 のみ2倍、すなわちxN=2, yN=1とし、第1層目 と同一空間位置にある第2層目の符号化処理ブロックは 水平方向に2個あるということに注意<u>を要す</u>る。

【手続補正18】

【補正対象書類名】明細書

【補正対象項目名】0023

【補正方法】変更

【補正内容】

【0023】例えば、図8に示すような符号化処理順序 の時、本実施例におけるオフセットベクトルは以下のよ うに求められる。11とB2フィールド間の動きベクト ルMV1'を検出する際のオフセットベクトルは、I1 と P 3 のフィールドで同一空間位置にある動きベクトル MV1を、まず符号化画像サイズの比率から水平方向成 分を2倍し、その後フィールド距離の比率、すなわち1 1とB2のフィールド距離は1、I1とP3のフィール ド距離は2であるから、水平、垂直両方向成分とも2分 の1した値とする。P3とB2フィールド間の動きベク トルMV2'を検出する際のオフセットベクトルは、I 1と P 3のフィールドで同一空間位置にある動きベクト ルMV1を、まず符号化画像サイズの比率から水平方向 成分を2倍し、その後フィールド距離の比率、すなわち P3とB2のフィールド距離は-1、I1とP3のフィ ールド距離は2であるから、水平、垂直両方向成分とも - 2分の1した値とする。B2とB4フィールド間の動 きベクトルMV3'を検出する際のオフセットベクトル は、I1とP3のフィールドで同一空間位置にある動き ベクトルMV1を、まず符号化画像サイズの比率から水 平方向成分を2倍した値をオフセットベクトルとする (B2とB4のフィールド距離と、11とP3のフィー ルド距離が等しいため、フィールド距離の比率は1)。 その他の動きベクトルも上述したような手順により、オ フセットベクトルが生成される。

【手続補正19】

【補正対象書類名】明細書

【補正対象項目名】0024

【補正方法】変更

【補正内容】

【0024】図9に第2の実施例で圧縮された符号化デ ータを伸長する階層的動画像信号復号化装置のブロック 図を示し、以下図面に従って説明する。圧縮された符号 化データは、入力端子50から入力され、逆多重回路5 9により第1層目の符号化データ、第2層目の符号化デ ータ、および第3層目の符号化データに分離され、それ ぞれバッファメモリ52、54、67へ入力される。第 1層目の符号化データは、第1の復号化回路53によ り、低解像度の奇数フィールド信号が復元され、拡大変 換回路54で、元の奇数フィールド信号の解像度に戻さ れる。第2層目の符号化データは、第2の復号化回路5 5により、元の差分画像信号に復元され、加算回路56 で伸長拡大された第1層目の復号化画像信号と加算さ れ、奇数フィールドの復号画像信号となりフィールドメ モリ66へ書き込まれる。第3層目の符号化データと、 既に復号化された奇数フィールドが第3の復号化回路6 8に入力され、偶数フィールドが復元される。 それぞれ 復元された奇数フィールド信号と偶数フィールドは、合 成回路69によりインタレース走査され復号画像信号と して出力端子58から出力される。また、出力端子58 から出力される復号画像信号のほかに、第1の復号化回 路53の復号画像信号と、フィールドメモリ66に書き 込まれている奇数フィールドの復号画像信号を出力する ことで、高解像度の画像と、水平垂直2分の1の低解像 度の画像と、垂直<u>のみ2</u>分の1の低解像度の画像の3種 類が得られる。

【手続補正20】

【補正対象書類名】明細書

【補正対象項目名】0025

【補正方法】変更

【補正内容】

【0025】また、図10に示すような符号化処理順序においても本実施例を適用することができる。同図で上側に示すのが奇数フィールドであり、下側に示すのが偶数フィールドである。奇数フィールドの処理のみが図8と異なる。1番目の奇数フィールドは1フィールド(1ピクチャとも称する)と呼ばれ、そのフィールド内のデータだけを用いて符号化される。7番目と13番目のフィールドはPフィールド(Pピクチャとも称する)と呼ばれ、前向きの動き補償予測を用いて符号化される。1またはPに挟まれたフィールドは、Bフィールド(Bピクチャとも称する)と呼ばれ、前向きの動き補償予測と後向きの動き補償予測とその両方の補間を用いて符号化される。なお、偶数フィールドは全て図8と同じBフィールド(図10ではB'2のように示している)として処理される。

【手続補正21】

【補正対象書類名】明細書

【補正対象項目名】0027

【補正方法】変更

【補正内容】

[0027]

【発明の効果】上記のように本発明に係る階層的動画像信号符号化装置及び方法によれば、解像度の異なる複数個の符号化データを作成できる。また、下位層で検出された動きベクトルから、上位層の動きベクトル検出時のオフセットベクトルを生成し、その近傍数画素から動きベクトルを検出することで、検出範囲が大幅に低減され、動きベクトルの誤検出を低減でき、かつ動きベクトル検出の演算処理時間を削減することができる。

【手続補正22】

【補正対象書類名】明細書

【補正対象項目名】図面の簡単な説明

【補正方法】変更

【補正内容】

【図面の簡単な説明】

【図1】本発明の第1の実施例<u>である</u>階層的動画像信号符号化<u>装置</u>のブロック図である。

【図2】従来<u>技術</u>による動画像信号符号化<u>装置</u>のブロック図である。

【図3】従来<u>技術</u>による階層的動画像信号符号化<u>装置</u>の ブロック図である。

【図4】本発明の第1の実施例である階層的動画像信号符号化装置におけるオフセットベクトル生成回路の動作を説明するための図である。

【図5】本発明の第1の実施例<u>である</u>階層的動画像信号符号化<u>装置</u>の符号化処理順序の一例を説明するための図である。

【図6】本発明の第1の実施例<u>である</u>階層的動画像信号 符号化装置で圧縮された符号化データを伸長する階層的 動画像信号復号化装置のブロック図である。

【図7】本発明の第2の実施例<u>である</u>階層的動画像信号 符号化装置のブロック図である。

【図8】本発明の第2の実施例<u>である</u>階層的動画像信号符号化<u>装置</u>の符号化処理順序の一例<u>を</u>説明するための図である。

【図9】本発明の第2の実施例である階層的動画像信号符号化装置で圧縮された符号化データを伸長する階層的動画像信号復号化装置のブロック図である。

【図10】本発明の第2の実施例<u>である</u>階層的動画像信号符号化<u>装置</u>の符号化処理順序のその他の例を説明するための図である。

【符号の説明】

2…縮小変換回路、

3、10、37、39…フレームメモリ、

4、23、41…動きベクトル検出回路、

5、12、42…動きベクトルメモリ、

6、13、43…符号化回路、

7、14、46…バッファ、

8 … 拡大変換回路、

15、47…多重回路、

17、40…オフセットベクトル生成回路、

20、38…遅延回路、

4 9 …分配回路。

\*【手続補正23】 【補正対象書類名】図面 【補正対象項目名】図3 【補正方法】変更 【補正内容】 【図3】

【手続補正24】

【補正対象書類名】図面

【補正対象項目名】図7

【補正方法】変更

【補正内容】

【図7】

